

# Studiengang Microelectronics and Microsystems (Kohorte w22)

Musterverlauf N Master Microelectronics and Microsystems (IMPMM) Duale Variante

Kernqualifikation Pflicht    Vertiefung Pflicht    Schwerpunkt Pflicht    Abschlussarbeit Pflicht  
 Kernqualifikation Wahlpflicht    Vertiefung Wahlpflicht    Schwerpunkt Wahlpflicht    Überfachliche Ergänzung

Vertiefung Microelectronics Complements			
1	<b>Praxismodul 1 im dualen Master</b>		<b>Praxismodul 2 im dualen Master</b>
2	Praxisphase 1 im dualen Master	0	Praxisphase 2 im dualen Master
3			
4			
5			
6			
7			
8			
9			
10			
11	<b>Mikrosystemtechnik</b>		<b>Mikrosystementwurf</b>
12	Mikrosystemtechnik	VL 2	Mikrosystementwurf
13	Mikrosystemtechnik	PBL 2	Mikrosystementwurf
14			
15			
16			
17	<b>Mikrosystemtechnologie in Theorie und Praxis</b>		<b>Halbleitertechnologie</b>
18	Mikrosystemtechnologie	VL 2	Halbleitertechnologie
19	Mikrosystemtechnologie	PBL 2	Halbleitertechnologie
20			
21			
22			
23	<b>Entwurf Integrierter Schaltungen</b>		<b>Erweiterter IC-Entwurf</b>
24	Entwurf Integrierter Schaltungen	VL 3	Erweiterter IC-Entwurf
25	Entwurf Integrierter Schaltungen	GÜ 1	Erweiterter IC-Entwurf
26			
27			
28			
29	<b>Entwurf Digitaler Schaltungen (Teil 1)</b>		<b>Entwurf Digitaler Schaltungen (Teil 2)</b>
30	Entwurf Digitaler Schaltungen	VL 2	Erweiterter Digitaler Schaltungsentwurf
31			
32			
33			
34			
35			
36			
37			
38			
39			
40			
Betrieb & Management (siehe Katalog) - 6LP			
Technischer Ergänzungskurs für IMPMM - Bereich ET (laut FSPO) - 6LP			
Theorie-Praxis-Verzahnung im dualen Master (siehe Katalog) - 6LP			

Die Veranstaltungen aus dem Katalog sind im Studienverlauf je nach Semesterarbeitsbelastung in Höhe der geforderten Anzahl an Leistungspunkten flexibel zu belegen.

