

Studiengang Microelectronics and Microsystems (Kohorte w22)

Musterverlauf M Master Microelectronics and Microsystems (IMPMM)

		Kernqualifikation Pflicht		Vertiefung Pflicht		Schwerpunkt Pflicht		Abschlussarbeit Pflicht	
		Kernqualifikation Wahlpflicht		Vertiefung Wahlpflicht		Schwerpunkt Wahlpflicht		Überfachliche Ergänzung	
Vertiefung Embedded Systems		Art	SWS	Semester 2		Art	SWS	Semester 3	
								Semester 4	
								Art	SWS
1	Mikrosystemtechnik			Mikrosystementwurf		Projektarbeit IMPMM		Masterarbeit	
2	Mikrosystemtechnik	VL	2	Mikrosystementwurf	VL				
3	Mikrosystemtechnik	PBL	2	Mikrosystementwurf	PR				
4									
5									
6									
7	Mikrosystemtechnologie in Theorie und Praxis			Halbleitertechnologie					
8	Mikrosystemtechnologie	VL	2	Halbleitertechnologie	VL				
9	Mikrosystemtechnologie	PBL	2	Halbleitertechnologie	PR				
10									
11									
12									
13	Entwurf Integrierter Schaltungen			Erweiterter IC-Entwurf					
14	Entwurf Integrierter Schaltungen	VL	3	Erweiterter IC-Entwurf	VL				
15	Entwurf Integrierter Schaltungen	GÜ	1	Erweiterter IC-Entwurf	PBL				
16						Seminar für IMPMM		SE	2
17									
18									
19				Software für Eingebettete Systeme		Fortgeschrittener Entwurf von Chip-Systemen (Praktikum)			
20				Software für Eingebettete Systeme	VL	Fortgeschrittener Entwurf von Chip-Systemen	PBL		3
21				Software für Eingebettete Systeme	GÜ				
22									
23									
24									
25				Entwurf von Dependable Systems					
26				Entwurf von Dependable Systems	VL				
27				Entwurf von Dependable Systems	GÜ				
28									
29									
30									
Betrieb & Management (siehe Katalog) - 6LP									
Nichttechnische Angebote im Master (siehe Katalog) - 6LP									
Technischer Ergänzungskurs für IMPMM - Bereich ET (laut FSPO) - 6LP									

Die Veranstaltungen aus dem Katalog sind im Studienverlauf je nach Semesterarbeitsbelastung in Höhe der geforderten Anzahl an Leistungspunkten flexibel zu belegen.

