

Studiengang Microelectronics and Microsystems (Kohorte w21)

Musterverlauf N Master Microelectronics and Microsystems (IMPMM)

Vertiefung Microelectronics Complements		Semester 2		Semester 3		Semester 4		
		Art	SWS	Art	SWS	Art	SWS	
1	Mikrosystemtechnik			Mikrosystementwurf		Projektarbeit IMPMM	Masterarbeit	
2	Mikrosystemtechnik	VL	2	Mikrosystementwurf	VL			2
3	Mikrosystemtechnik	PBL	2	Mikrosystementwurf	PR			3
4								
5								
6								
7	Mikrosystemtechnologie in Theorie und Praxis			Halbleitertechnologie				
8	Mikrosystemtechnologie	VL	2	Halbleitertechnologie	VL	4		
9	Mikrosystemtechnologie	PBL	2	Halbleitertechnologie	PR	2		
10								
11								
12								
13	Entwurf Integrierter Schaltungen			Erweiterter IC-Entwurf				
14	Entwurf Integrierter Schaltungen	VL	3	Erweiterter IC-Entwurf	VL	2		
15	Entwurf Integrierter Schaltungen	GÜ	1	Erweiterter IC-Entwurf	PBL	2		
16								
17								
18						Seminar für IMPMM		
19	Entwurf Digitaler Schaltungen (Teil 1)			Entwurf Digitaler Schaltungen (Teil 2)		Seminar für IMPMM	SE 2	
20	Entwurf Digitaler Schaltungen	VL	2	Erweiterter Digitaler Schaltungsentwurf	VL	2		
21						Mixed-signal Schaltungsentwurf		
22						Mixed-signal Schaltungsentwurf	VL 2	
23						Mixed-signal Schaltungsentwurf	PBL 2	
24								
25						Praktischer Schaltungsentwurf - Analog		
26						Praktischer Schaltungsentwurf - Analog	PBL 2	
27								
28								
29								
30								
Betrieb & Management (siehe Katalog) - 6LP								
Nichttechnische Angebote im Master (siehe Katalog) - 6LP								
Technischer Ergänzungskurs für IMPMM - Bereich ET (laut FSPO) - 6LP								

Die Veranstaltungen aus dem Katalog sind im Studienverlauf je nach Semesterarbeitsbelastung in Höhe der geforderten Anzahl an Leistungspunkten flexibel zu belegen.

