

# Studiengang Microelectronics and Microsystems (Kohorte w21)

## Musterverlauf M Master Microelectronics and Microsystems (IMPMM)

		Semester 2		Semester 3		Semester 4		
Vertiefung Embedded Systems		Art	SWS	Art	SWS	Art	SWS	
1	<b>Mikrosystemtechnik</b>			<b>Mikrosystementwurf</b>		<b>Projektarbeit IMPMM</b>	<b>Masterarbeit</b>	
2	Mikrosystemtechnik	VL	2	Mikrosystementwurf	VL			2
3	Mikrosystemtechnik	PBL	2	Mikrosystementwurf	PR			3
4								
5								
6								
7	<b>Mikrosystemtechnologie in Theorie und Praxis</b>			<b>Halbleitertechnologie</b>				
8	Mikrosystemtechnologie	VL	2	Halbleitertechnologie	VL	4		
9	Mikrosystemtechnologie	PBL	2	Halbleitertechnologie	PR	2		
10								
11								
12								
13	<b>Entwurf Integrierter Schaltungen</b>			<b>Erweiterter IC-Entwurf</b>				
14	Entwurf Integrierter Schaltungen	VL	3	Erweiterter IC-Entwurf	VL	2		
15	Entwurf Integrierter Schaltungen	GÜ	1	Erweiterter IC-Entwurf	PBL	2		
16								
17								
18						<b>Seminar für IMPMM</b>		
19						Seminar für IMPMM	SE 2	
20				<b>Software für Eingebettete Systeme</b>		<b>Fortgeschrittener Entwurf von Chip-Systemen (Praktikum)</b>		
21				Software für Eingebettete Systeme	VL	2	Fortgeschrittener Entwurf von Chip-Systemen	
22				Software für Eingebettete Systeme	GÜ	3		PBL 3
23								
24								
25				<b>Entwurf von Dependable Systems</b>				
26				Entwurf von Dependable Systems	VL	2		
27				Entwurf von Dependable Systems	GÜ	2		
28								
29								
30								
Betrieb & Management (siehe Katalog) - 6LP								
Nichttechnische Angebote im Master (siehe Katalog) - 6LP								
Technischer Ergänzungskurs für IMPMM - Bereich ET (laut FSPO) - 6LP								

Die Veranstaltungen aus dem Katalog sind im Studienverlauf je nach Semesterarbeitsbelastung in Höhe der geforderten Anzahl an Leistungspunkten flexibel zu belegen.

