

# Studiengang Microelectronics and Microsystems (Kohorte w19)

## Musterverlauf D Master Microelectronics and Microsystems (IMPMM)

Vertiefung Embedded Systems			Semester 2			Semester 3			Semester 4			
Art	SWS		Art	SWS		Art	SWS		Art	SWS		
1		<b>Mikrosystemtechnik</b>			<b>Seminar Informationstechnik</b>			<b>Projektarbeit IMPMM</b>			<b>Entwurf Digitaler Schaltungen (Teil 2)</b>	
2		Mikrosystemtechnik	VL	2	Seminar Informationstechnik	SE	2					Erweiterter Digitaler Schaltungsentwurf
3		Mikrosystemtechnik	PBL	2								VL
4					<b>Mikrosystementwurf</b>							
5					Mikrosystementwurf	VL	2					
6					Mikrosystementwurf	PR	3					
7		<b>Mikrosystemtechnologie in Theorie und Praxis</b>										
8		Mikrosystemtechnologie	VL	2								
9		Mikrosystemtechnologie	PBL	2								
10					<b>Grundlagen des IC-Entwurfes</b>							
11					Grundlagen des IC-Entwurfes	VL	2					
12					Grundlagen des IC-Entwurfes	PR	2					
13		<b>CMOS-Nanoelektronik mit Praktikum</b>										
14		CMOS-Nanoelektronik	VL	2								
15		CMOS-Nanoelektronik	GÜ	1								
16		CMOS-Nanoelektronik	PR	2	<b>Eingebettete Systeme</b>							
17					Eingebettete Systeme	VL	3					
18					Eingebettete Systeme	GÜ	1					
19		<b>Elektronische Bauelemente und Schaltungen</b>										
20		Schaltungsdesign	VL	2								
21		Elektronische Bauelemente für IMPMM	VL	2								
22					<b>Drahtlose Sensornetze</b>							
23					Drahtlose Sensornetze	VL	2					
24					Drahtlose Sensornetze	GÜ	1					
25					Drahtlose Sensornetze: Projekt	PBL	2					
26		<b>Rechnerarchitektur</b>										
27		Rechnerarchitektur	VL	2								
28		Rechnerarchitektur	PBL	2								
29		Rechnerarchitektur	GÜ	1								
30												
31												
32												
33												
Betrieb & Management (siehe Katalog) - 6LP												
Nichttechnische Angebote im Master (siehe Katalog) - 6LP												

Die Veranstaltungen aus dem Katalog sind im Studienverlauf je nach Semesterarbeitsbelastung in Höhe der geforderten Anzahl an Leistungspunkten flexibel zu belegen.

