

# Studiengang Microelectronics and Microsystems (Kohorte w18)

## Musterverlauf D Master Microelectronics and Microsystems (IMPMM)

Vertiefung Embedded Systems			Semester 2			Semester 3			Semester 4		
	Art	SWS		Art	SWS		Art	SWS		Art	SWS
1	<b>Mikrosystemtechnik</b>		<b>Seminar Informationstechnik</b>		<b>Projektarbeit IMPMM</b>		<b>Masterarbeit</b>				
2	Mikrosystemtechnik	VL 2	Seminar Informationstechnik		SE 2						
3	Mikrosystemtechnik	PBL 2	<b>Mikrosystementwurf</b>		VL 2						
4			Mikrosystementwurf		PR 3						
5											
6											
7	<b>Mikrosystemtechnologie in Theorie und Praxis</b>		<b>Grundlagen des IC-Entwurfes</b>		VL 2						
8	Mikrosystemtechnologie	VL 2	Grundlagen des IC-Entwurfes		PR 2						
9	Mikrosystemtechnologie	PBL 2									
10											
11											
12											
13	<b>CMOS-Nanoelektronik mit Praktikum</b>		<b>Eingebettete Systeme</b>		VL 3						
14	CMOS-Nanoelektronik	VL 2	Eingebettete Systeme		GÜ 1						
15	CMOS-Nanoelektronik	GÜ 1	Eingebettete Systeme		PR 2						
16	CMOS-Nanoelektronik	PR 2									
17											
18											
19	<b>Elektronische Bauelemente und Schaltungen</b>		<b>Drahtlose Sensornetze</b>		VL 2						
20	Schaltungsdesign	VL 2	Drahtlose Sensornetze		GÜ 1						
21	Elektronische Bauelemente für IMPMM	VL 2	Drahtlose Sensornetze		PBL 2						
22			Drahtlose Sensornetze: Projekt								
23											
24											
25	<b>Rechnerarchitektur</b>										
26	Rechnerarchitektur	VL 2									
27	Rechnerarchitektur	PBL 2									
28	Rechnerarchitektur	GÜ 1									
29											
30											
Betrieb & Management (siehe Katalog) - 6LP											
Nichttechnische Ergänzungskurse im Master (siehe Katalog) - 6LP											
Technischer Ergänzungskurs für IMPMM - Bereich TUHH (laut FSPO) - 6LP											

Die Veranstaltungen aus dem Katalog sind im Studienverlauf je nach Semesterarbeitsbelastung in Höhe der geforderten Anzahl an Leistungspunkten flexibel zu belegen.

