

Studiengang Microelectronics and Microsystems (Kohorte w18)

Musterverlauf D Master Microelectronics and Microsystems (IMPMM)
Vertiefung Embedded Systems

Legende:

Kemqualifikation Pflicht	Vertiefung Pflicht	Schwerpunkt Pflicht	Abschlussarbeit Pflicht
Kemqualifikation Wahlpflicht	Vertiefung Wahlpflicht	Schwerpunkt Wahlpflicht	Überfachliche Ergänzung

LP	Semester 1	Art	SWS	Semester 2	Art	SWS	Semester 3	Art	SWS	Semester 4	Art	SWS
1	Mikrosystemtechnik	VL	2	Seminar Informationstechnik	SE	2	Projektarbeit IMPMM			Masterarbeit		
2												
3												
4												
5												
6												
7												
8	Mikrosystemtechnologie in Theorie und Praxis	VL	2	Mikrosystementwurf	VL	2						
9												
10												
11												
12	CMOS-Nanoelektronik mit Praktikum	VL	2	Grundlagen des IC-Entwurfes	VL	2						
13												
14												
15												
16												
17	Eingebettete Systeme	UE	1	Eingebettete Systeme	VL	3						
18												
19												
20	Elektronische Bauelemente und Schaltungen	VL	2	Grundlagen des IC-Entwurfes	PR	2						
21												
22												
23												
24												
25	Rechnerarchitektur	VL	2	Drahtlose Sensornetze	VL	2						
26												
27												
28												
29	Rechnerarchitektur	PBL	2	Drahtlose Sensornetze	UE	1						
30												
	Betrieb & Management (siehe Katalog) - 6LP											
	Nichttechnische Ergänzungskurse im Master (siehe Katalog) - 6LP											
	Technischer Ergänzungskurs für IMPMM - Bereich TUHH (laut FSPO) - 6LP											

Die Veranstaltungen aus dem Katalog sind im Studienverlauf je nach Semesterarbeitsbelastung in Höhe der geforderten Anzahl an Leistungspunkten flexibel zu belegen.