

Studiengang Microelectronics and Microsystems (Kohorte w17)

Musterverlauf A Master Microelectronics and Microsystems (IMPMM)
Vertiefung Communication and Signal Processing

Legende:

Kemqualifikation Pflicht	Vertiefung Pflicht	Schwerpunkt Pflicht	Abschlussarbeit Pflicht
Kemqualifikation Wahlpflicht	Vertiefung Wahlpflicht	Schwerpunkt Wahlpflicht	Überfachliche Ergänzung

LP	Semester 1	Art	SWS	Semester 2	Art	SWS	Semester 3	Art	SWS	Semester 4	Art	SWS					
1	Mikrosystemtechnik	VL	2	Mikrosystementwurf	VL	2	Projektarbeit IMPMM			Masterarbeit							
2																	
3																	
4																	
5																	
6																	
7	Mikrosystemtechnologie in Theorie und Praxis	VL	2	Grundlagen des IC-Entwurfes	VL	2											
8																	
9																	
10																	
11	CMOS-Nanoelektronik mit Praktikum	VL	2	Praktischer Schaltungsentwurf analog und digital (Teil 1)			Praktischer Schaltungsentwurf analog und digital (Teil 2)										
14																	
15				UE	1	Praktischer Schaltungsentwurf digital							PR	2			
16				PR	2	Halbleiterseminar											
17				Halbleiterseminar	SE	2											
18	Elektronische Bauelemente und Schaltungen	VL	2				Praktischer Schaltungsentwurf analog	PR	2								
19																	
20																	
21																	
22																	
23																	
24																	
25	Hochfrequenztechnik	VL	2				3D Computer Vision										
26																	
27													HÜ	2	3D Computer Vision	VL	2
28													PR	1	3D Computer Vision	UE	2
29																	
30																	
31																	
Betrieb & Management (siehe Katalog) - 6LP																	
Nichttechnische Ergänzungskurse im Master (siehe Katalog) - 6LP																	

Die Veranstaltungen aus dem Katalog sind im Studienverlauf je nach Semesterarbeitsbelastung in Höhe der geforderten Anzahl an Leistungspunkten flexibel zu belegen.