

Studiengang Informatik-Ingenieurwesen (Kohorte w17)

Musterverlauf E Master Informatik-Ingenieurwesen (IIWMS)
Vertiefung Informations- und Kommunikationstechnik

Legende:

Kernqualifikation Pflicht	Vertiefung Pflicht	Schwerpunkt Pflicht	Abschlussarbeit Pflicht
Kernqualifikation Wahlpflicht	Vertiefung Wahlpflicht	Schwerpunkt Wahlpflicht	Überfachliche Ergänzung

LP	Semester 1	Art	SWS	Semester 2	Art	SWS	Semester 3	Art	SWS	Semester 4	Art	SWS									
1	Effiziente Algorithmen	VL	2	Software für Eingebettete Systeme	VL	2	Forschungsprojekt und Seminar	SE	2	Praktischer Schaltungsentwurf analog und digital (Teil 2)	PR	2									
2													Effiziente Algorithmen	Software für Eingebettete Systeme	Hauptseminar	Praktischer Schaltungsentwurf digital					
3													Effiziente Algorithmen	Software für Eingebettete Systeme	Forschungsprojekt						
4																					
5																					
6																					
7	Softwareverifikation	VL	2	Compiler für Eingebettete Systeme	VL	3	Forschungsprojekt und Seminar	PK	10	Masterarbeit											
8													Softwareverifikation	Compiler für Eingebettete Systeme							
9													Softwareverifikation	Compiler für Eingebettete Systeme							
10													Softwareverifikation	Compiler für Eingebettete Systeme	FL	1					
11																					
12																					
13	Software-Sicherheit	VL	2	Informationssicherheit in eingebetteten Systemen	VL	2							Forschungsprojekt und Seminar	PBL	3	Masterarbeit					
14																			Software-Sicherheit	Informationssicherheit in eingebetteten Systemen	
15																			Software-Sicherheit	Informationssicherheit in eingebetteten Systemen	
16																			Software-Sicherheit	Informationssicherheit in eingebetteten Systemen	UE
17																					
18																					
19				Kryptographie	VL	2	Fortgeschrittener Entwurf von Chip-Systemen (Praktikum)	PBL	3	Masterarbeit											
20																			Kryptographie	Fortgeschrittener Entwurf von Chip-Systemen	
21																			Kryptographie	Fortgeschrittener Entwurf von Chip-Systemen	
22																					
23																					
24																					
25	Codes und Cryptosysteme	VL	4	Praktischer Schaltungsentwurf analog und digital (Teil 1)	VL	4	Praktischer Schaltungsentwurf analog	PR	2				Masterarbeit								
26																Codes und Cryptosysteme	Praktischer Schaltungsentwurf analog				
27																Codes und Cryptosysteme	Praktischer Schaltungsentwurf analog				
28																					
29																					
30																					
31																					
32																					
33																					
Betrieb & Management (siehe Katalog) - 6LP																					
Nichttechnische Ergänzungskurse im Master (siehe Katalog) - 6LP																					

Die Veranstaltungen aus dem Katalog sind im Studienverlauf je nach Semesterarbeitsbelastung in Höhe der geforderten Anzahl an Leistungspunkten flexibel zu belegen.