

Studiengang Computer Science (Kohorte w19)

Musterverlauf S Master Computer Science (CSMS)
Vertiefung Computer- und Software-Engineering

Legende:

Kernqualifikation Pflicht	Vertiefung Pflicht	Schwerpunkt Pflicht	Abschlussarbeit Pflicht
Kernqualifikation Wahlpflicht	Vertiefung Wahlpflicht	Schwerpunkt Wahlpflicht	Überfachliche Ergänzung

LP	Semester 1	Art	SWS	Semester 2	Art	SWS	Semester 3	Art	SWS	Semester 4	Art	SWS															
1	Effiziente Algorithmen	VL	2	Computer-Grafik	VL	2	Forschungsprojekt und Seminar	SE	2	Masterarbeit																	
2													Effiziente Algorithmen	UE	2	Computer-Grafik	UE	2	Hauptseminar	PK	10						
3													Effiziente Algorithmen	UE	2	Computer-Grafik	UE	2	Forschungsprojekt	PK	10						
4																											
5																											
6																											
7	Algorithmische Algebra	VL	3	Anwendungssicherheit	VL	3																					
8													Algorithmische Algebra	UE	1	Anwendungssicherheit	UE	2									
9													Algorithmische Algebra	UE	1	Anwendungssicherheit	UE	2									
10																											
11																											
12																											
13	Softwareverifikation	VL	2	Softwaretesten	VL	2																					
14																Softwareverifikation	UE	2	Softwaretesten	PBL	2						
15																Softwareverifikation	UE	2	Softwaretesten	PBL	2						
16																Softwareverifikation	UE	2	Softwaretesten	PBL	2						
17																											
18																											
19	Verteilte Algorithmen	VL	2	Modellprüfung - Beweiser und Algorithmen	VL	2										Traffic Engineering	VL	2									
20																			Verteilte Algorithmen	HÜ	2	Modellprüfung - Beweiser und Algorithmen	UE	2	Traffic Engineering	UE	1
21																			Verteilte Algorithmen	HÜ	2	Modellprüfung - Beweiser und Algorithmen	UE	2	Traffic Engineering Übung	UE	1
22																			Verteilte Algorithmen	HÜ	2	Modellprüfung - Beweiser und Algorithmen	UE	2	Seminar Traffic Engineering	SE	2
23																											
24																											
25																Fortgeschrittener Entwurf von Chip-Systemen (Praktikum)	PBL	3									
26						Fortgeschrittener Entwurf von Chip-Systemen																					
27																											
28																											
29																											
30																											
Betrieb & Management (siehe Katalog) - 6LP																											
Nichttechnische Angebote im Master (siehe Katalog) - 6LP																											

Die Veranstaltungen aus dem Katalog sind im Studienverlauf je nach Semesterarbeitsbelastung in Höhe der geforderten Anzahl an Leistungspunkten flexibel zu belegen.

