

# Studiengang Computer Science (Kohorte w16)

## Musterverlauf T Master Computer Science (CSMS) Vertiefung Computer and Software Engineering

Legende:

Kernqualifikation Pflicht	Vertiefung Pflicht	Schwerpunkt Pflicht	Abschlussarbeit Pflicht
Kernqualifikation Wahlpflicht	Vertiefung Wahlpflicht	Schwerpunkt Wahlpflicht	Überfachliche Ergänzung

LP	Semester 1	Art	SWS	Semester 2	Art	SWS	Semester 3	Art	SWS	Semester 4	Art	SWS
1	<b>Digitale Nachrichtenübertragung</b>			<b>Informationstheorie und Codierung</b>			<b>Forschungsprojekt und Seminar</b>			<b>Masterarbeit</b>		
2	Digitale Nachrichtenübertragung	VL	2	Informationstheorie und Codierung	VL	3	Hauptseminar	SE	2			
3	Digitale Nachrichtenübertragung	HÜ	1	Informationstheorie und Codierung	HÜ	1	Forschungsprojekt	PK	10			
4	Praktikum Digitale Nachrichtenübertragung	PR	1									
5												
6												
7	<b>Digitale Signalverarbeitung und Digitale Filter</b>			<b>Kommunikationsnetze II - Simulation und Modellierung</b>								
8	Digitale Signalverarbeitung und Digitale Filter	VL	3	Simulation und Modellierung von Kommunikationsnetzen	POL	5						
9	Digitale Signalverarbeitung und Digitale Filter	HÜ	1									
10												
11												
12												
13	<b>Kommunikationsnetze I - Analyse und Struktur</b>			<b>Software für Eingebettete Systeme</b>								
14	Analyse und Struktur von Kommunikationsnetzen	VL	2	Software für Eingebettete Systeme	VL	2						
15	Übung Kommunikationsnetze	POL	1	Software für Eingebettete Systeme	UE	3						
16	Ausgewählte Themen der Kommunikationsnetze	POL	2									
17												
18												
19	<b>Verteilte Algorithmen</b>			<b>Compiler für Eingebettete Systeme</b>			<b>Fortgeschrittener Entwurf von Chip-Systemen (Praktikum)</b>					
20	Verteilte Algorithmen	VL	2	Compiler für Eingebettete Systeme	VL	3	Fortgeschrittener Entwurf von Chip-Systemen	POL	3			
21	Verteilte Algorithmen	HÜ	2	Compiler für Eingebettete Systeme	FL	1						
22												
23												
24												
25							<b>CMOS-Nanoelektronik mit Praktikum</b>					
26							CMOS-Nanoelektronik	VL	2			
27							CMOS-Nanoelektronik	UE	1			
28							CMOS-Nanoelektronik	PR	2			
29												
30												
Betrieb & Management (siehe Katalog) - 6LP												
Nichttechnische Ergänzungskurse im Master (siehe Katalog) - 6LP												

Die Veranstaltungen aus dem Katalog sind im Studienverlauf je nach Semesterarbeitsbelastung in Höhe der geforderten Anzahl an Leistungspunkten flexibel zu belegen.